

集成电路 EDA 设计精英挑战赛

组织委员会文件

2020（第二届）集成电路 EDA 设计精英 挑战赛验收评比工作安排

一、 总体安排

竞赛验收采用匿名制，以参赛队 ID 作为参赛队唯一标识。参赛队不得在任何场合透露该 ID 与参赛学校、队员姓名、指导老师之间的联系。

竞赛评比验收在竞赛专家委员会指导下开展工作，所有工作接受组织委员会和专家委员会监督，确保公平公正公开。

二、 时间节点

11 月 06 日：提交作品设计报告，截止时间 17:00

11 月 10 日：公布获得决赛资格的参赛队名单

11 月 15 日：关闭参赛队服务器访问通道

11月20日：完成赛题技术验收

11月20日：参赛队报到，现场能力测试（笔试）

11月21日-11月22日：现场答辩，颁奖典礼

三、 技术报告

技术报告要求见“作品设计报告模板要求”，该模板包括组委会的统一要求及各赛题的补充要求。各赛题如有模板之外的更进一步要求，可在赛题群以群公告的形式补充，视为与模板同等要求。

技术报告提交截止时间为11月06日（周五）17:00，未按时提交报告的参赛队视为放弃参赛资格。鼓励已经完成赛题部分要求的参赛队按时提交报告。

四、 初评

初评由组委会指定的专家完成，包括企业命题专家和高校相关领域的专家。初评以参赛队提交的作品报告为依据，评价标准以赛题指南公布的标准为主，另外还包括报告的质量、赛题完成度、创新性等。

五、 赛题完善

技术报告提交后，参赛队可以在服务器访问通道关闭前继续完善赛题，改进的成果可以决赛时以PPT形式展示。

参赛队充分利用这一段时间，与验收专家确认赛题成果的可验收性，保证赛题顺利验收。通道关闭后，除验收专家主动要求，原则上不再向参赛队开放服务器访问权限。

六、 技术验收

服务器通道关闭后，技术专家（命题专家或由命题专家指定）依据赛题指南要求的标准打分。该分数作为决赛答辩成绩的重要参考。

如专家认为有需要，可临时向参赛队开放服务器访问以辅助验收，参赛队需严格按照专家指令配合验收。

七、 能力测试

能力测试形式为笔试，具体安排以组委会后续通知为准。

能力测试试题由命题专家或命题专家指定的技术专家编写，测试范围为专家认为是完成本赛题必须要掌握的基础知识、赛题相关知识等。测试形式以客观题为主。

八、 决赛答辩

决赛答辩为现场答辩，参赛队提前准备 PPT，全员参加。每组答辩时间约 15 分钟（以后续通知为准），包括赛题成果介绍和专家质询。

九、 知识产权

参赛作品的知识产权归参赛队所有，技术报告（含 PPT 等介绍性资料）的出版展示权利由参赛队和组委会共享。

任何人在未经参赛队同意的前提下，不得以泄露、拷贝等任何形式侵害参赛队的权利。

组委会鼓励企业与参赛队以项目合作、技术收购、人才招聘等形式开展产学研合作，组委会可在法律允许的前提下提供相应支

持。

十、 其它

本文件为 2020（第二届）集成电路 EDA 设计精英挑战赛验收评比的指导性文件，由于防疫等其他因素影响，如有需要，组委会有权调整验收工作的流程和安排，具体工作安排以后续更进一步的通知为准。

集成电路 EDA 设计精英挑战赛组委会

2020 年 4 月 5 日

