

# 集成电路 EDA 设计精英挑战赛

## 组 织 委 员 会

---

### 2021 第三届集成电路 EDA 设计精英挑战赛 验收评比工作安排

#### 一、 原则

竞赛验收采用匿名制，以参赛队 ID 作为参赛队唯一标识。参赛队不得在任何场合透露该 ID 与参赛学校、队员姓名、指导老师之间的联系。

竞赛评比验收在竞赛专家委会指导下开展工作，所有工作接受组织委员会和专家委员会监督，确保公平公正公开。

#### 二、 时间节点

11 月 30 日：提交作品设计报告，截止时间 17:00

12 月 03 日：公布获得决赛资格的参赛队名单

12 月 12 日：关闭参赛队服务器访问通道，截止时间  
17:00

12 月 17 日：完成赛题技术验收，进行技术打分

12月24日：参赛队报到，现场能力测试（笔试）

12月25日-12月26日：现场答辩，颁奖典礼

### 三、 技术报告

技术报告要求见“作品设计报告要求”，包括组委会的统一要求及各赛题的补充要求。各赛题如有模板之外的更进一步要求，可在赛题群以群公告的形式补充，视为与模板同等要求。

技术报告提交截止时间为11月30日17:00，未按时提交报告的参赛队视为放弃参赛资格。

### 四、 初评

初评由组委会指定的专家完成，包括企业命题专家和高校相关领域的专家。初评以参赛队提交的作品报告为唯一依据，评价标准参考赛题指南。

### 五、 赛题完善与材料提交

技术报告提交后，参赛队可以在服务器访问通道关闭前继续完善赛题，改进的成果可以在决赛答辩PPT中补充展示。

建议参赛队充分利用这一段时间，与验收专家确认赛题成果的可验收性，保证赛题顺利验收。通道关闭后，除验收专家主动要求，原则上不再向参赛队开放服务器访问权限。

服务器上提交的材料，以具体通知为准，但请参赛队

务必注意以下几点：

- 须再次核对服务器地址及参赛 ID，以免提交出错，服务器地址为 sX.edachallenge.cn，其中 X 为赛题编号，参赛 ID 可登录 <http://47.100.240.245> 核对；
- 须及时做好数据备份，以免服务器不稳定造成数据丢失，影响竞赛成绩；
- 如果提交的是源代码，须保证代码可在赛题指定服务器上，用赛题提供的环境（包括编译器和库文件）编译通过并可正确执行；
- 如果提交的是可执行程序，须保证是在赛题指定服务器上，用赛题提供的环境（包括编译器和库文件）编译生成的版本，并保证可复现编译过程，抽查不可复现的视为无效提交；
- 须严格按照赛题具体要求撰写 ReadMe（或赛题指定的说明文件）文件（赛题无要求的，亦需撰写），保证按说明文件可正确获得赛题结果，无法获得结果的，视为无效提交。

## 六、 技术验收

服务器通道关闭后，技术专家（由命题专家或命题专家指定）依据赛题指南要求的标准打分，该分数作为参赛队成绩的重要依据。

如专家认为有需要，可临时向参赛队开放服务器访问

以辅助验收，参赛队严格按照专家指令配合验收。

## 七、 能力测试

能力测试形式为笔试，要求参赛队全员参加。具体时间地点以组委会后续通知为准。笔试成绩将作为答辩成绩的参考之一。

能力测试试卷由组委会指定的技术专家设计，测试范围为专家认为的完成本赛题必须要掌握的基础知识、赛题相关知识等。试题形式以客观题为主。

## 八、 决赛答辩

决赛答辩为现场答辩，参赛队提前准备 PPT，全员参加。每组答辩时间约 15 分钟（以后续通知为准），包括赛题成果介绍和专家质询。

## 九、 知识产权

参赛作品（不含赛题已经提供的材料及第三方材料）的知识产权归参赛队所有，技术报告（含 PPT 等介绍性资料）的出版展示权利由参赛队和组委会共享。

任何人在未经参赛队同意的前提下，不得以泄露、拷贝等任何形式侵害参赛队的权利。

组委会鼓励企业与参赛队以项目合作、技术收购、人才招募等形式开展产学研合作，组委会可在法律允许的前提下提供相应支持。

集成电路 EDA 设计精英挑战赛组委会

2021 年 12 月 7 日

